1. הוספת אוגר Addrs ליד הכניסה של Addr של DMEM
2. להרחיב את mux של Asel שיקבל גם ״0״
3. לעדכן את Asel שיוכל לבחור את ״0״
4. במצב החדש שלנו מתקיים: AluSel=SUB
5. להוסיף MUX ליד DataW ב-DMEM שמקבל את b ו-Aluout
6. להוסיף בקרה לmux החדש WriteSel